

Wielordzeniowy System-on-Chip: architektury i aplikacje

By kama3 kama3

cze 26, 2025

Ostatnie prace wykazały, że przemysł osiąga granice dotyczące szybkości procesorów, które można umieścić w systemach o niskim zużyciu energii i rozpraszaniu ciepła. Aby uporać się z tym ograniczeniem, architektury wielordzeniowe System-on-Chip (MCSoc)

[Read more](#)