

Technologia dynamicznie rekonfigurowalnego procesora (DRP)

By kama3 kama3
cze 26, 2025

Technologia Dynamically Reconfigurable Processor (DRP) firmy Renesas to specjalistyczny sprzęt wbudowany w wybrane jednostki mikroprocesorowe RZ Family (MPU), który drastycznie przyspiesza algorytmy przetwarzania obrazu nawet 10X lub więcej. Łączy wysoką wydajność rozwiązań sprzętowych z elastycznością i możliwością rozbudowy procesora.

Dynamiczne ładowanie

- DRP może przyspieszyć wiele różnych algorytmów w Twojej aplikacji
- Całkowicie nowe konfiguracje można załadować do DRP w czasie krótszym niż 1 milisekunda
- Dynamiczne ładowanie umożliwia implementację dodatkowych funkcji bez konieczności rewizji sprzętu w trakcie działania

[Read more](#)