

Dynamicznie rekonfigurowalny procesor RISC-V oparty na paradygmacie MOLEN

By kama3 kama3

cze 26, 2025

W tej rozprawie przedstawiamy procesor RISC-V, który został rozszerzony o rozszerzenie MOLEN ISA, co daje mu dynamiczne możliwości rekonfiguracji. Rekonfigurowalny mikrokod (pp-kod) paradygmatu MOLEN został zmodyfikowany tak, aby nadawał się do implementacji (FPGA) w 64-bitowym procesorze CVA6 RISC-V obsługującym system Linux.

[Read more](#)